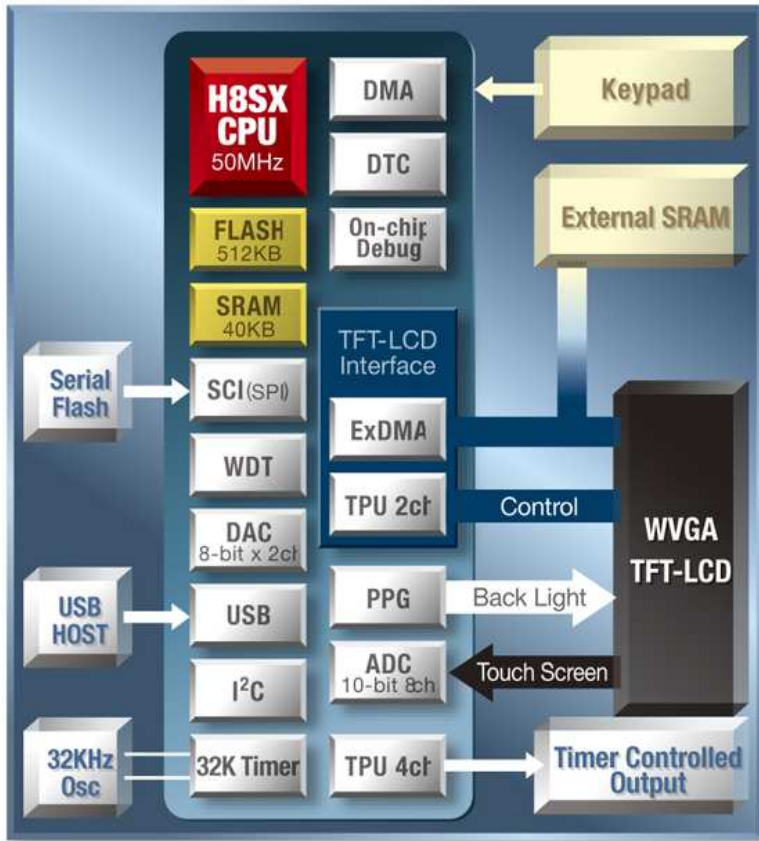




H8SX/1664R WVGA TFT - LCD meghajtó



A H8SX/1600 családot a TFT-LCD monitorok direkt meghajtására tervezték. Ennek egyik tagja a H8SX/1664R mikrovezérlő. Ez a mikrovezérlő 50MHz órajelnél képes WVGA monitor vezérlésére 30 kép/sec sebességgel, pixelenként 16 bites felbontásban.

A H8SX/1664R felépítése

A hardver dokumentáció a következő címen érhető el:

http://documentation.renesas.com/eng/products/mpumcu/rej09b0412_h8sx1668rh.pdf

Jellemző paraméterek:

- CPU
 - 32-bit busz
 - Tápfeszültség: 3.0-3.6 V
 - Maximális órajel: 50 MHz
 - Alaputasítások egy ciklusúak
 - 32-bit szorzás/ osztás
- Belső memória
 - H8SX/1664R (Flash 512 KB, RAM 40 KB)
 - Program nagy sebességű kiolvasása (32-bit 1 órajel)
- Buszvezérlő (BSC)
 - SDRAM I/F
- DMA vezérlő (DMAC) : 4 csatorna
- EXDMAC : 4 csatorna
- Adatátvitel vezérlés (DTC)
- Bemenet/Kimenet: 92 bemenet/kimenet, 9 csak bemenet

- 16-bit időzítő pulzus egység (TPU) : 6 csatorna
- Programozható pulzus generátor (PPG)
- 8-bit időzítő (TMR) : 8 csatorna
- Watchdog időzítő (WDT)
- A/D, D/A konverterek
- Működési módok: 5 fajta
- Beépített USB2.0 (Full speed)
 - Control, bulk, and interrupt módokat támogat
- 32 kHz óra
- Soros kommunikációs illesztő(SCI) : 6 csatorna
 - Aszinkron/ szinkron: 4 csatorna (SCI_0, 1, 2, and 4), aszinkron: 2 csatorna (SCI_5 and 6)
 - Smartkártya illesztő: 6 csatorna
 - Nagy sebességű SCI (720kbps) : 2 csatorna
- I²C busz: 2 csatorna
- Tokozás:
 - TQFP-144V (FP-144LV)
 - LFBGA-176 (BP-176V)
- Fejlesztő környezet:
 - Full ICE (E6000H)
 - On-chip emulator (E10A-USB)